



Senior programátor/ka FPGA

Každý programátor by měl povinně používat svoje výtvary – kvalita by se rapidně zvýšila.

Potěší nás, pokud náš budoucí kolega/kolegyně bude mít:

- znalost programování FPGA firmy Xilinx
- zkušenosti s SoC Zynq
- zkušenosti s vývojovým prostředím Vivado a HLS
- zkušenosti s implementací algoritmů číslicového zpracování signálů do FPGA
- systémové myšlení a preciznost
- chuť neustále se zlepšovat a učit novým věcem
- nadšení a zápal pro práci
- znalost AJ

Náplň práce

Vytvářet architekturu a programové vybavení pro FPGA/SoC komunikačních zařízení a souvisejících produktů. Konkrétní náplň práce bude hodně záviset na Tvých schopnostech. Méně zkušení budou uvedeni do problematiky programování začleněním do běžících projektů. Ti hodně ostřílení se mohou rovnou vrhnout do samostatné práce na projektech nových.

Nabízíme

- perspektivní zaměstnání v mezinárodní firmě
- možnost odborného rozvoje a kariérního růstu
- školení a jazykové kurzy
- špičkové technické zázemí
- práce na unikátních projektech a významných zahraničních zakázkách
- flexibilní pracovní podmínky
- notebook a telefon k vybraným pozicím
- 5 týdnů dovolené, školku a příměstské tábory
- příspěvek na stravování
- benefitní poukázky
- náborový příspěvek
- motivační systém odměňování
- mzdu odpovídající individuálním schopnostem
- Kde budeš pracovat? Nejlépe v Uherském Hradišti, ale vymyslíme, jak Tě začlenit do týmu i jinde.

Kontakt:

hana.bartoskova@mesit.cz